

Investor
Relations
2025

 GAONCHIPS

Your Partner in Semiconductor Innovation

 GAONCHIPS


GAONCHIPS

AUG. 2025
Investor Relations

Disclaimer

본 자료는 (주)가온칩스 (이하 '회사')와 관련하여 기관투자자들을 대상으로 실시하는 Presentation에서의 정보제공을 목적으로 작성되었으며
이의 반출, 복사 또는 타인에 대한 재배포는 금지됨을 알려드리는 바입니다.

본 자료의 열람은 위의 제한 사항의 준수에 대한 동의로 간주될 것이며 제한 사항에 대한 위반은 '자본시장과 금융투자업에 관한 법률'에
대한 위반에 해당될 수 있음을 유념해주시기 바랍니다. 또한, 본 자료의 활용으로 인해 발생하거나 발생할 수 있는 모든 손실에 대하여
'회사' 및 '회사'의 임직원과 주주, 자문역 및 기타 이해관계인들은 과실 및 기타의 모든 경우를 포함하여 그 어떠한 책임도 부담하지 않음을
알려드립니다.

본 자료에 포함된 '예측 정보'는 개별 확인 절차를 거치지 않은 정보들입니다. 이는 과거가 아닌 미래의 사건과 관계된 일체의 사항을
포함하는 것 (별도 '예측 정보'임을 표기하지 않았다고 하더라도)으로 '회사' 및 산업의 향후 예상되는 변화 및 재무의 예상 실적을 의미하는
것입니다. 동 '예측 정보'는 많은 변수에 따라 영향을 받으며, 본질적으로 불확실성을 가지고 있으므로 실제 미래에 나타나는 결과는
'예측 정보'에 기재되거나 암시된 내용과 중대한 차이가 발생할 수 있습니다.

본 자료는 어떠한 주식의 매입 또는 매도 등 매매의 권유를 구성하지 아니하며, 본 자료의 그 어느 부분도 어떠한 계약 및 약정 또는 투자
결정을 위한 기초 또는 근거가 될 수 없습니다. 또한 본 자료는 어떠한 경우에도 민형사상의 분쟁 및 다툼에 있어서 증거자료로 사용될 수
없음을 알려드립니다.

주식 매입 또는 매도 등 매매와 관련된 모든 투자 결정은 오직 금융감독원 전자공시시스템을 통해 제출한 신고서를 통해 제공되는
정보만을 바탕으로 내려져야 합니다.

The Most Trusted Design Solution Partner

Empowering Your Success, All-round Best Track Record

SAMSUNG Foundry
Project Tape-outs

Over **235**



Technology
Experiences

Up to **2nm**



Revenue from
AI/HPC & Automotive

Over **80%**



Number of
Employees

Over **280**



2020 to 2024(E)
CAGR

Over **50%**

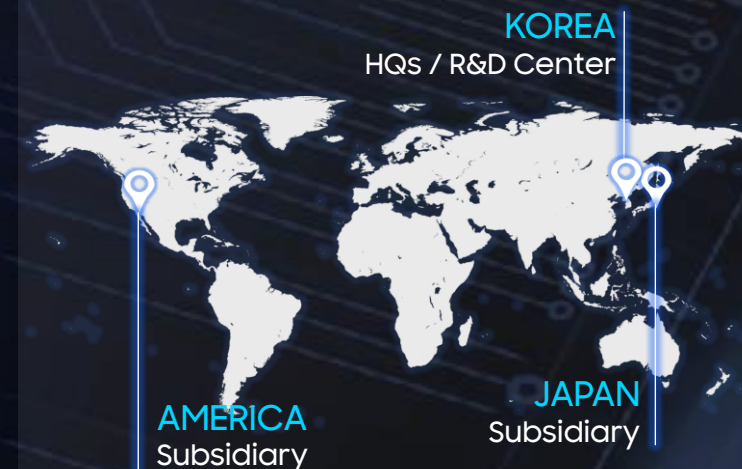


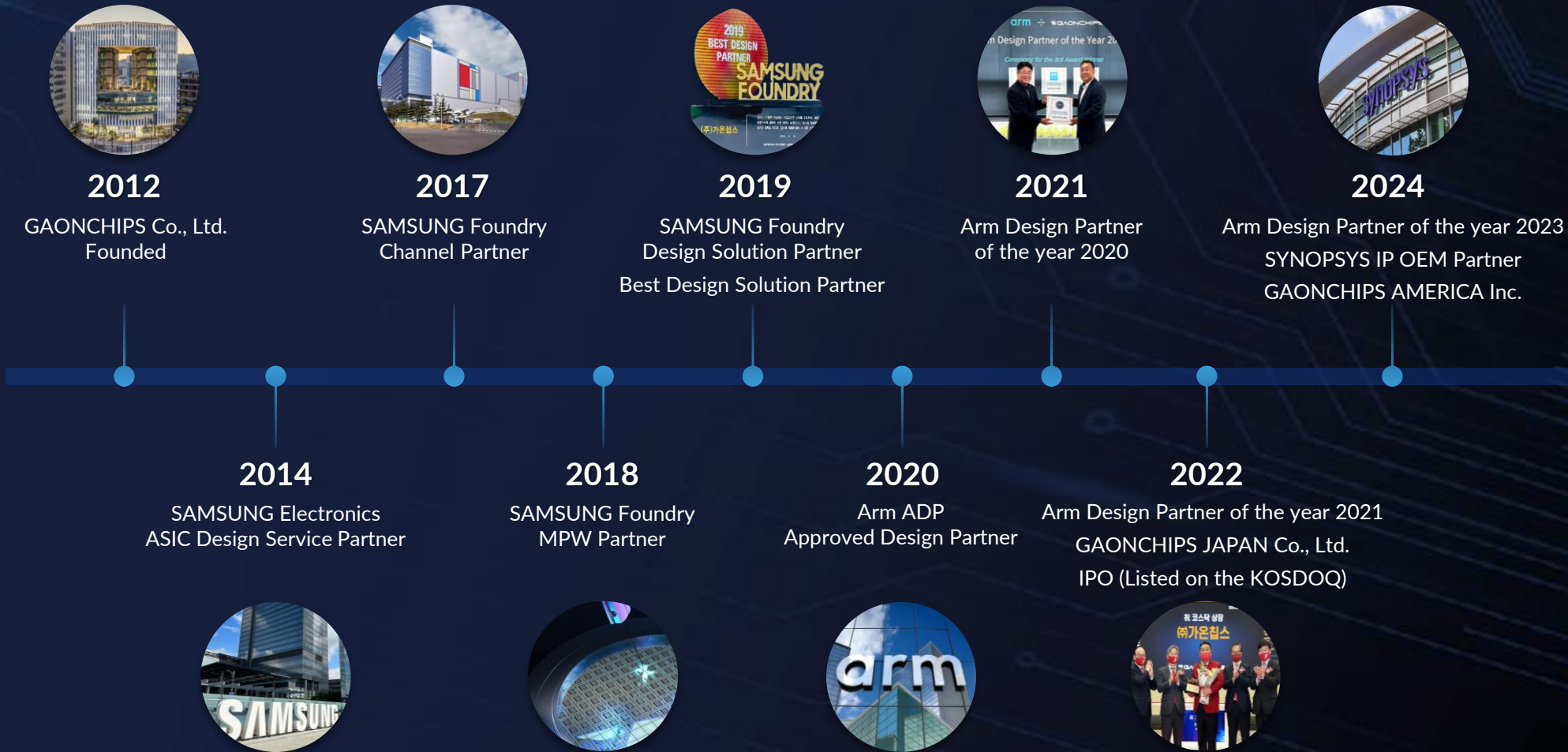
Revenue from
≤14nm Advance node

Over **90%**

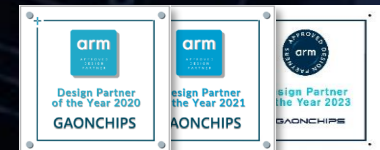


2025 Cadence IP Access (IPA)
2024 GAONCHIPS America Inc. Founded
Arm Best Design Partner of the Year 2023
SYNOPSYS IP OEM Partner
2022 GAONCHIPS Japan Co., Ltd. Founded
Listed on the KOSDAQ
Arm Best Design Partner of the Year 2021
2021 Arm Best Design Partner of the Year 2020
2020 AADP (Arm Approved Design Partner)
2019 SAMSUNG FOUNDRY Best Design Partner
SAMSUNG FOUNDRY Design Solution Partner
2018 SAMSUNG FOUNDRY MPW Partner
2017 SAMSUNG FOUNDRY Channel Partner
2014 SAMSUNG Electronics ASIC Design Service Partner
2012 GAONCHIPS Co., Ltd. Founded






Best Partnership



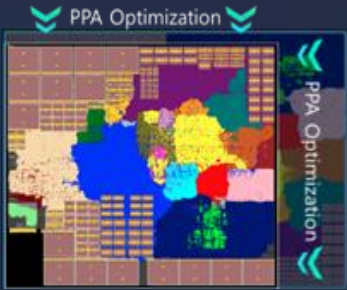
Tailor-made Full Turnkey Solution
From Design Planning to Mass Production

RTL DESIGN & VERIFICATION



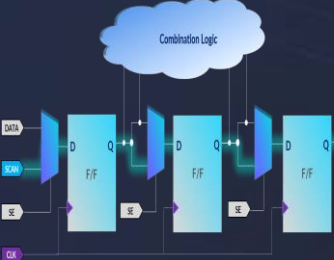
- System Architect
- IP Integration & DV
- FPGA/Emulator Prototyping
- Firmware, Device Driver, BSP
- ISO26262 Compliance Design
- Safety Mechanism

xPU HARDENING



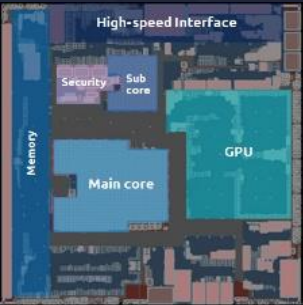
- Systematic Hardening Flow
- Physical Aware Synthesis
- Latest/Various Arm Processor Experiences

PHYSICAL IMPLEMENTATION



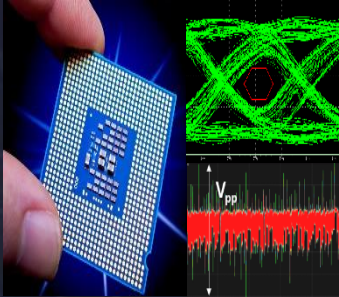
- DFT (SCAN/BIST/JTAG)
- Low Power Design (Clock /Power Gating, SAIF, DVFS, etc.)
- High coverage DFT
- In-system Test

PHYSICAL DESIGN




- Full Chip Floor Plan
- Physical Layout
- Advanced CTS (for Big-Die)
- On-chip EM/IR Analysis
- Interposer Design

PKG & TEST



- Package Design Guide
- Off-chip PI/SI Analysis
- Test vector generation
- ATE set-up
- Qualification & Reliability
- AEC-Q100

MASS PRODUCTION



- Full Turnkey Business (Wafer + PKG + TEST)
- SCM
- eFA/pFA
- IATF16949, PPAP

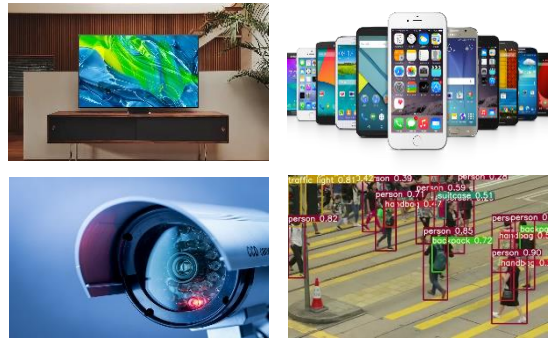
* Automotive Solutions

	SoC Design	Synthesis	DFT Service	Placement & Routing	Physical Verification	Test /PKG	SCM (MP)
Level 0 - Spec. Hand-off	√	√	√	√	√	√	√
Level 1 - RTL Hand-off		√	√	√	√	√	√
Level 2 - Netlist Hand-off			√	√	√	√	√
Level 3 - GDS Hand-off					√	√	√

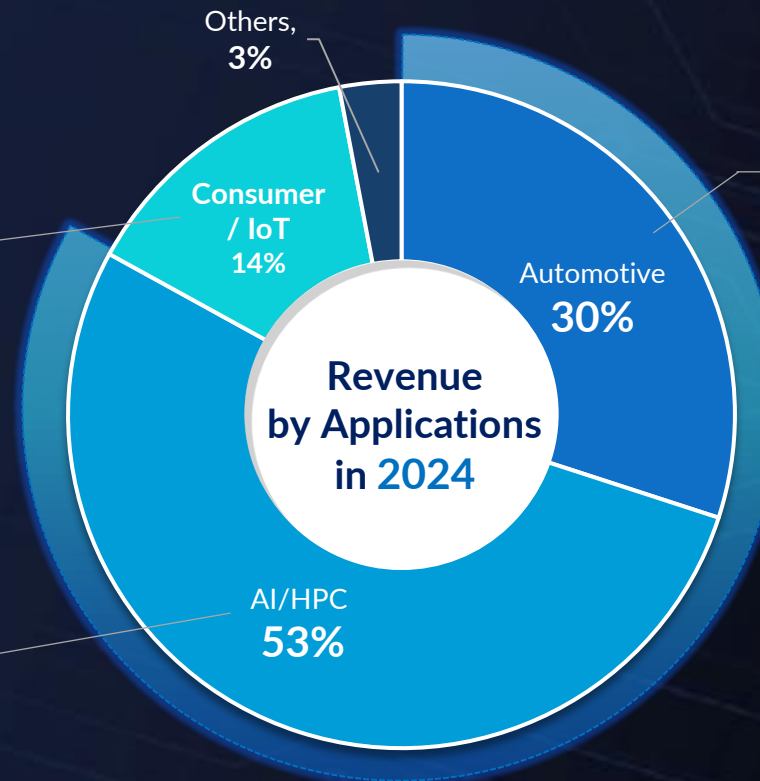
High-growth market-oriented project portfolio

Automotive Heritage with various design experiences and competitiveness
(Robust Design, Advanced DFT (Inc. In-system Test), Etc.)
Ramp up the AI-enabled HPC market

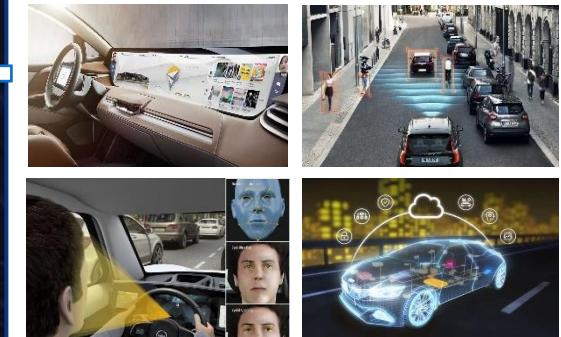
Consumer / IoT



AI Accelerator / Server



Automotive



- Cluster/Infotainment System
- Rear/Surround-View / In-Cabin
- Network/Gateway Processor
- Vision Processor / ADAS

America

Korea

Japan

America in San Jose



Korea R&D Center / HQ in Pangyo



Japan in Tokyo



“Your first and last design partner”



GAONCHIPS

Contact Us

www.GAONCHIPS.com

HQ

Semiplex Tower N-4F, 26, Geumto-ro 40beon-gil, Sujeong-gu, Seongnam-si, Gyeonggi-do, Korea (Zip code:13453)

Tel +82-31-697-8267 Fax +82-31-702-7023 e-mail business@gaonchips.com

US Office

3003 North First Street #302, San Jose, California 95134

e-mail gaon_us@gaonchips.com

JAPAN Office

1603, Mita Kokusai Building, 1-4-28 Mita, Minato-ku, Tokyo

Tel +81-03-4500-8667 e-mail gaon_japan@gaonchips.com