



2025년 에이디테크놀로지 IR

Disclaimer

본 자료는 회사의 영업활동에 대한 이해증진을 위해 (주)에이디테크놀로지(이하 “회사”)에 의해 작성되었으며 이의 반출, 복사 또는 타인에 대한 재배포는 금지됨을 알려드리는 바입니다.

본 자료에 포함된 “예측정보”는 개별 확인 절차를 거치지 않은 정보들입니다. 이는 과거가 아닌 미래의 사건과 관계된 사항으로 회사의 향후 예상되는 경영현황 및 재무실적을 의미하고, 표현상으로는 ‘예상’, ‘전망’, ‘계획’, ‘기대’, ‘(E)’ 등과 같은 단어를 포함합니다.

위 “예측정보”는 향후 경영환경의 변화 등에 따라 영향을 받으며, 본질적으로 불확실성을 내포하고 있는바, 이러한 불확실성으로 인하여 실제 미래 실적은 “예측정보”에 기재되거나 암시된 내용과 중대한 차이가 발생할 수 있습니다.

또한, 향후 전망은 현재 시장상황과 회사의 경영방향 등을 고려한 것으로 향후 시장환경의 변화와 전략수정 등에 따라 변경될 수 있으며, 별도의 고지 없이 변경 될 수 있음을 양지하시기 바랍니다.

본 자료의 활용으로 인해 발생하는 손실에 대하여 회사 및 회사의 임직원들은 그 어떠한 책임도 부담하지 않음을 알려드립니다.

(과실 및 기타의 경우 포함)

본 자료는 기업 비밀이 포함된 자료로서 무단 복제 및 배포를 삼가 주시기 바랍니다.

회사 개요

Company History

- 2002 Company was established
- 2005 TSMC DCA (Design Center Alliance)
- 2009 TSMC VCA (Value Chain Aggregator)
- 2014 Listed in KOSDAQ stock market
- 2020 **Samsung Foundry DSP**
5 M&A (SNST, Pines, Argo, Eglam, Eguru)
AADP (Arm Approved Design Partner)
- 2022 **Best Engineering Award** (Samsung Foundry)
- 2023 **Synopsys IP-OEM** multi year partnership
SF's MDI (Multi-Die integration) Alliance
ARM Total Design Partner (Neoverse)

Company Snapshot



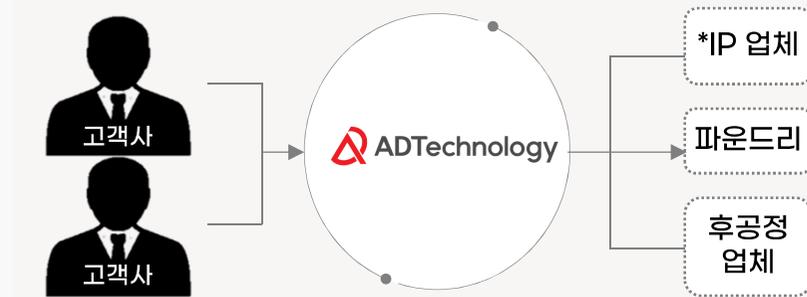
Global Operations (2020~)



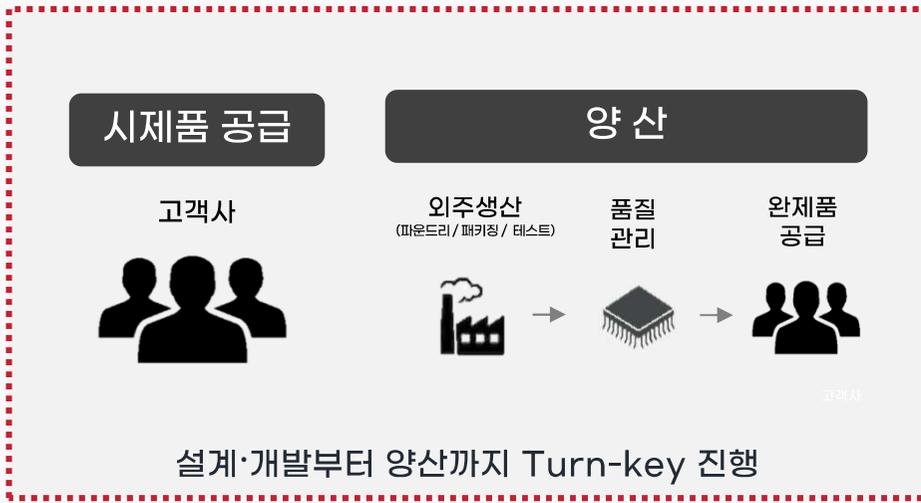
디자인하우스란

디자인하우스는 시스템 반도체 시장의 ODM Company

→ 고객사는 효율적으로 반도체 개발이 가능



규모의 경제 + 맞춤형 솔루션 = 저비용 · 고효율



*IP(Intellectual Property, 반도체 설계자산 : 반도체 산업에서 IT는 일반적으로 반도체 칩에 삽입되어 특정 기능을 수행하는 블록을 지칭, 반도체 설계 회사들은 설계 시간 단축을 위해 이미 개발된 자사 IP나 타사 IP를 설계에 활용

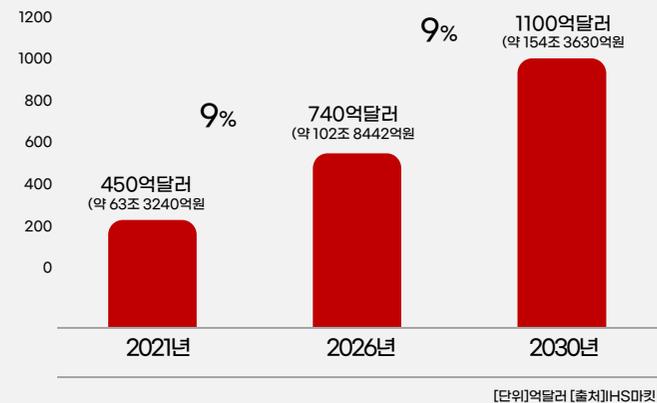
고비용 · 저효율

시스템 반도체 시장 동향

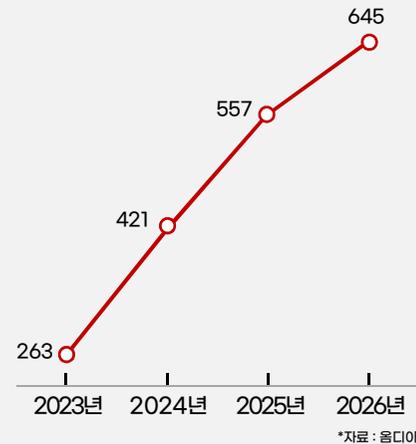
시스템 반도체 시장은 AI, HPC, Automotive 등 고성능 응용 분야 중심으로 빠르게 성장
5nm 이하 미세 공정에서 전력 효율성과 성능이 극대화된 반도체에 대한 수요 증가

▶ 디자인하우스의 역할 중요, 반도체 산업의 혁신과 성장을 주도함

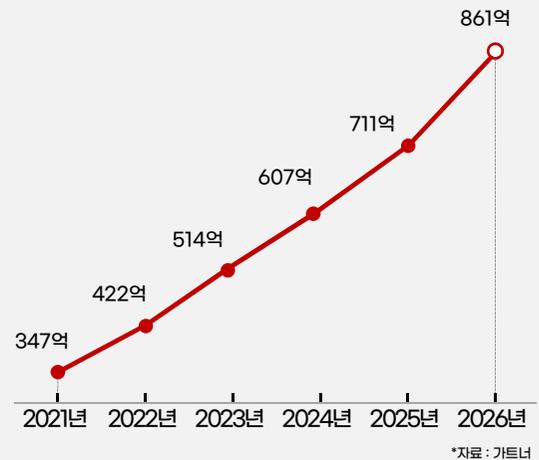
전 세계 차량용 반도체 시장 규모



5나노 이하 글로벌 파운드리 시장 전망 (단위: 억달러)



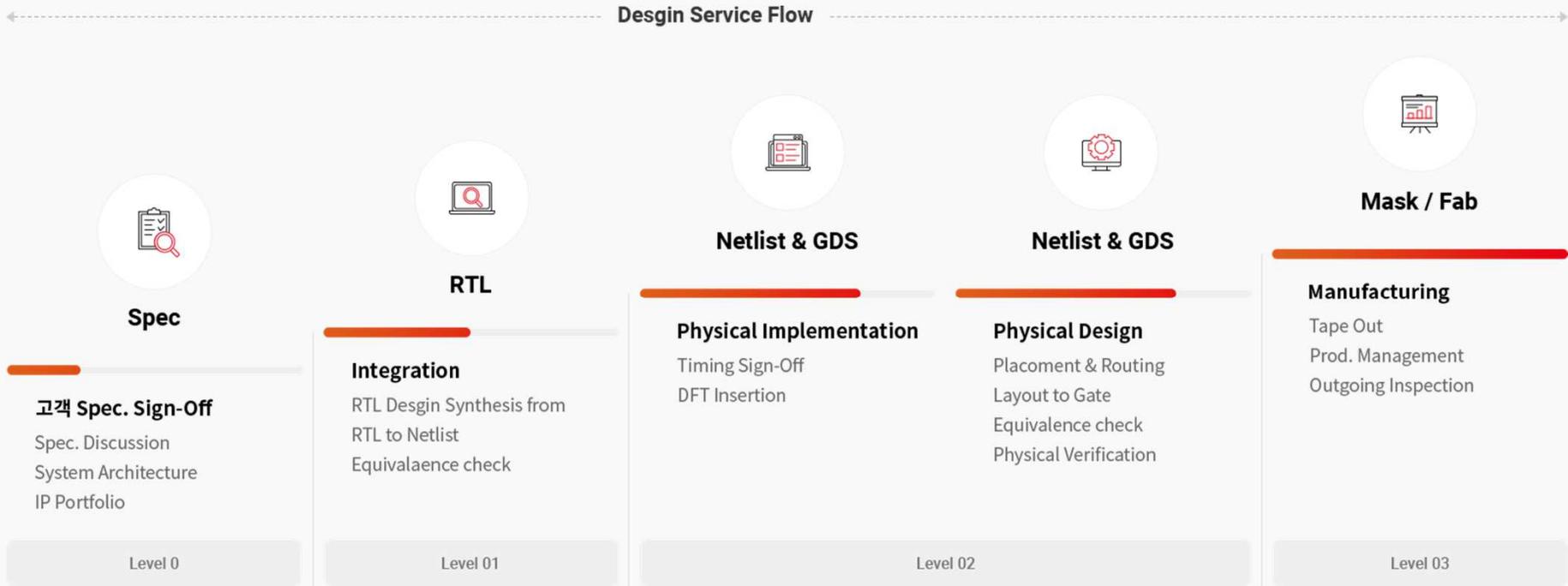
전 세계 AI반도체 시장규모 (단위: 억달러)



주요 사업 분야

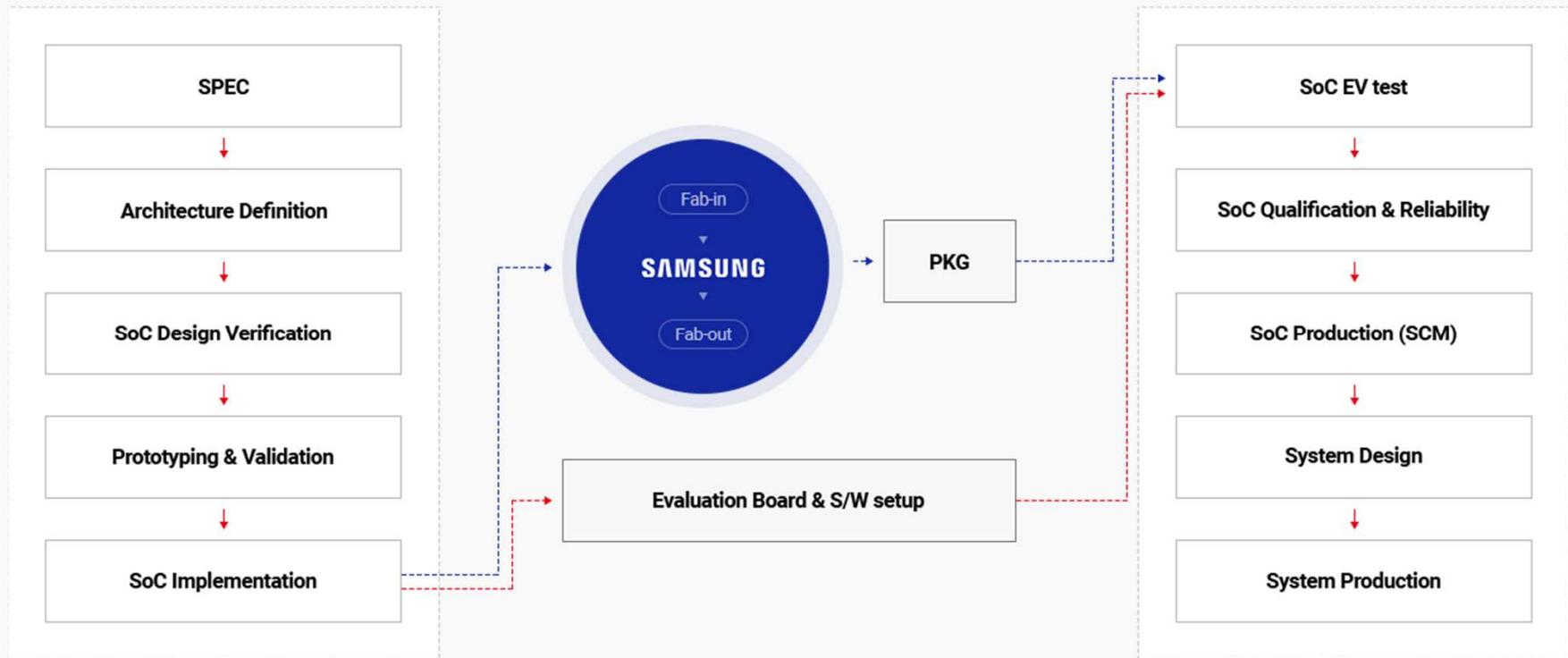
최신 DM 및 DTCO를 기반으로 한 최적의 설계 결과 구현

20년동안 약 800개의 디자인 과제 수행 경험 → 다양한 디자인 서비스 모델 지원



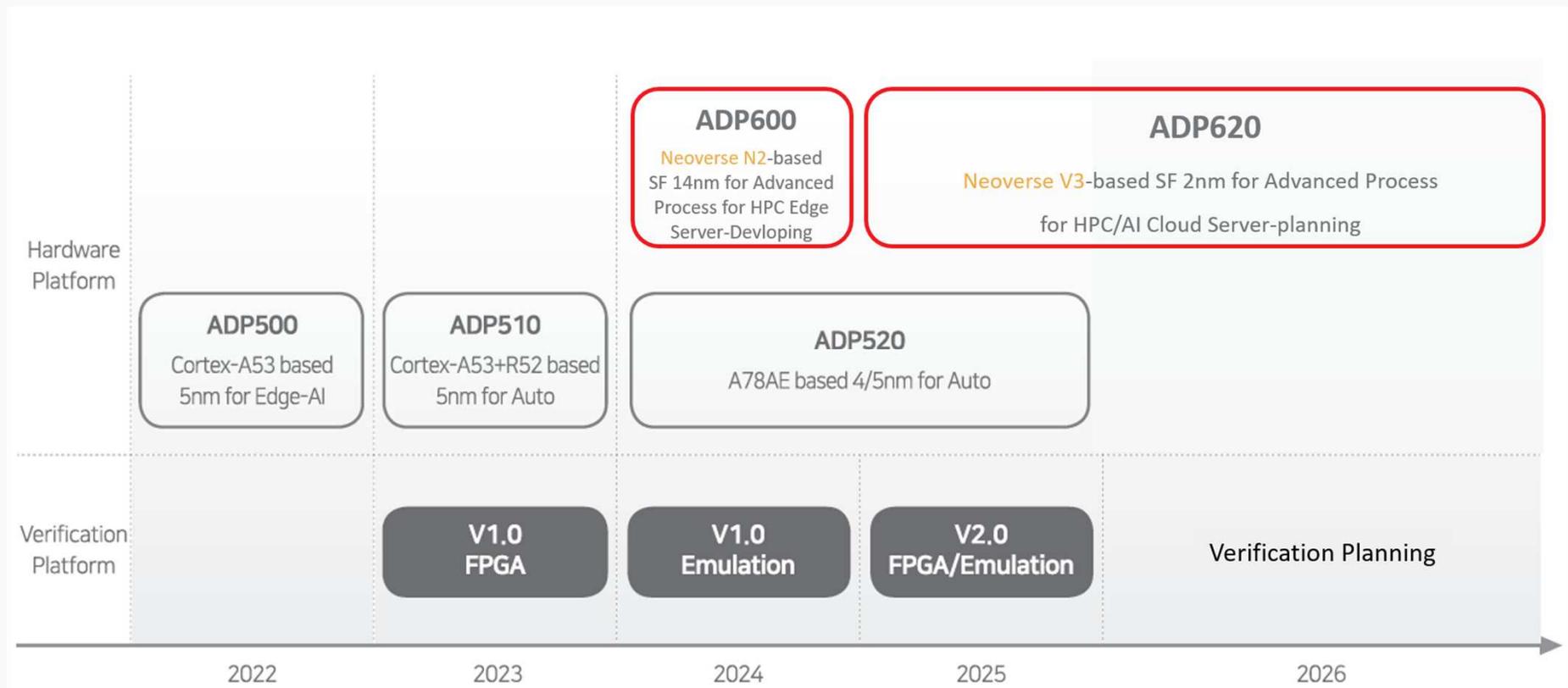
주요 사업 분야

전담 SCM & Test / PKG 팀 보유, 글로벌 OSAT와 파트너십 체결
연간 3.6억개 이상의 SoC 양산 경험을 통한 턴키 서비스



주요 사업 분야

삼성 파운드리 첨단 공정과 Arm CPU를 기반으로 한 설계 플랫폼 개발을 통한 경쟁력 강화



주요 사업 분야

자체 개발 및 글로벌 IP사와 파트너십 확보 → **최상의 IP 솔루션 제공**

내부 IP (In-house IP)

<p>High Speed Serial Interface IP</p> <hr/> <p>고속 인터페이스 기술</p>	<p>Power Management</p> <hr/> <p>저전력 & 고정밀 회로 설계 기술</p>	<p>Embedded SRAM</p> <hr/> <p>고성능 메모리 기술</p>	<p>Custom Library</p> <hr/> <p>저전력, 고속 셀 라이브러리 설계 기술</p>
---	--	---	---

외부IP (External IP)

 <p>Customer & Partner</p> <hr/> <p>세계 최대 반도체 IP 기업</p>	 <p>Synopsys IP Partner</p> <hr/> <p>세계 최대 반도체 EDA 기업 Synopsys의 IP Partner</p>
---	--

성장전략 및 주요 성과



AI, HPC, 자율주행 중심의 사업 포트폴리오

고부가가치 응용분야에 최적화 된 독보적 설계 제공
첨단 기술 기반 고객 맞춤형 설계 지원 : 프로젝트 수익성 증대
미래 성장 동력 확보를 위한 지속적인 기술 개발과 투자 진행



해외시장 확장

미국, 유럽, 중국 등 주요 글로벌 시장에 대한 전략적 진출 가속화
고부가가치 중심 수주: 수익 구조 다변화 및 재편
글로벌 고객사와의 협력 확대를 통해 장기적 성장 기반 마련



플랫폼 기반 턴키 솔루션 제공

독자적인 플랫폼을 활용한 턴키 프로젝트 수익성 향상
고객 개발 기간 단축과 품질 최적화를 통한 시장 신뢰 확보
다양한 분야의 고객 요구를 반영한 통합 설계 솔루션 제공



턴키 수주 비중 증가

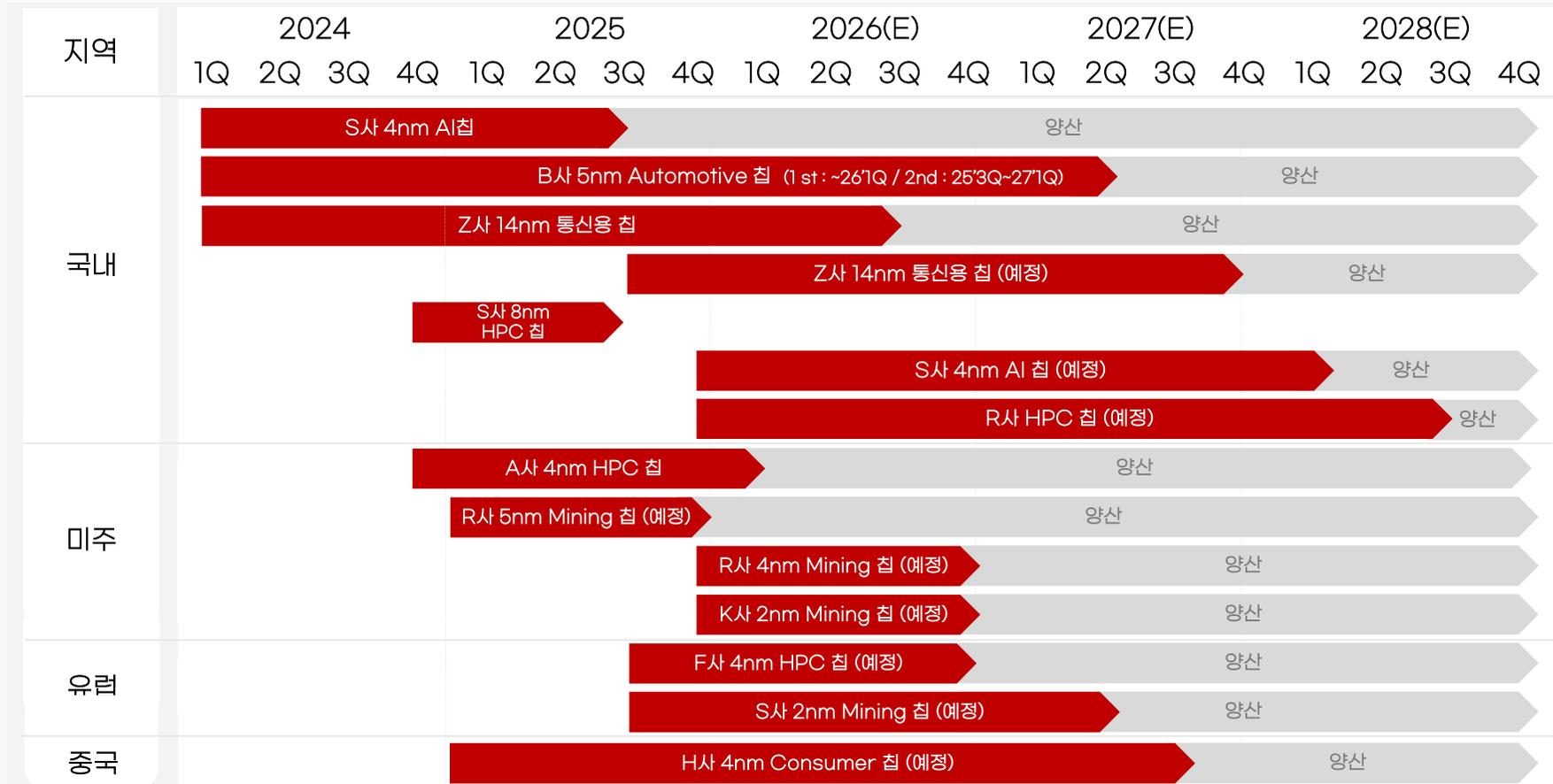
현재 턴키 수주 비중 60% : 고부가가치 프로젝트 확대
턴키 수주를 통해 안정적 매출 기반 마련 수익성 개선 기여
최적화된 설계와 양산 연계를 통해 매출액 증대 기대

수주 현황 및 계획

4차 산업 핵심 응용 분야에서 개발 및 양산 적극 추진

글로벌 시장 확대 및 개발 프로젝트 증가 : 양산 전환 가속화 및 지속적 성과 창출을 목표

■ 개발 ■ 양산



기타 경영 현황 및 계획



Automotive 인증

- ISO26262(안전성) 및 ASPICE(프로세스 품질) 인증을 2025년까지 완료 계획
- 주요 고객사와 협업을 통해 인증 기준을 충족하는 설계 프로세스를 구축 중
- 오토모티브 시장 진입을 위한 필수 요건 확보함으로써 매출 다각화를 기대
 - 인증 완료 후 자율주행, 전장 시스템용 반도체 수주 확대 예상



인력 충원 계획

- 2026년까지 1,000명 규모의 인력 확충, 맞춤형 교육 프로그램을 통해 고급 인재를 양성 예정
- 신규 입사자들을 위한 체계적인 심화 교육과 모의 프로젝트를 운영을 통한 실무 능력을 배양
- 다양한 기술 분야별 맞춤형 교육을 도입하여 전문성과 현장 대응력 강화
- 기존 인력의 역량 강화를 위한 리더십 개발과 기술 세미나를 정기적으로 개최



IR 계획

- 반기별 투자자 대상 기업설명회(IR)를 정례화를 통한 주기적인 정보 제공을 강화
- 주기적인 수주 현황 업데이트와 수익 전망 가이드를 통한 신뢰도 향상
- 국내외 주요 기관 투자자와의 소통 강화

 ADTechnology
THANK YOU
www.adtek.co.kr